

TECHNISCHE DOKUMENTATION

ZUR

1050 TURBO - III

1050 Turbo III © 1988 - Bernhard Engl

© ABBUC 2004 / Mit freundlicher Genehmigung von Bernhard Engl

Aus den original Unterlagen erstellt von Bernhard Pahl im März 2004

Diese Version der 1050 TURBO ist eine Studie zur Verbesserung der ohnehin schon guten Hardware und wurde nur als Labormuster gebaut.

Hinweis:

Diese Dokumentation ist eine Wiedergabe der originalen Zeichnungen von Bernhard Engl. Sie wurde originalgetreu und ohne Veränderungen neu gezeichnet. Deshalb gilt das folgende für den Autor gesagt genau so auch für meine Person (Bernhard Pahl).

Alle Angaben ohne Gewähr für Funktion und Richtigkeit. Benutzung erfolgt auf eigene Gefahr. Jede Haftung des Autors ist ausgeschlossen.

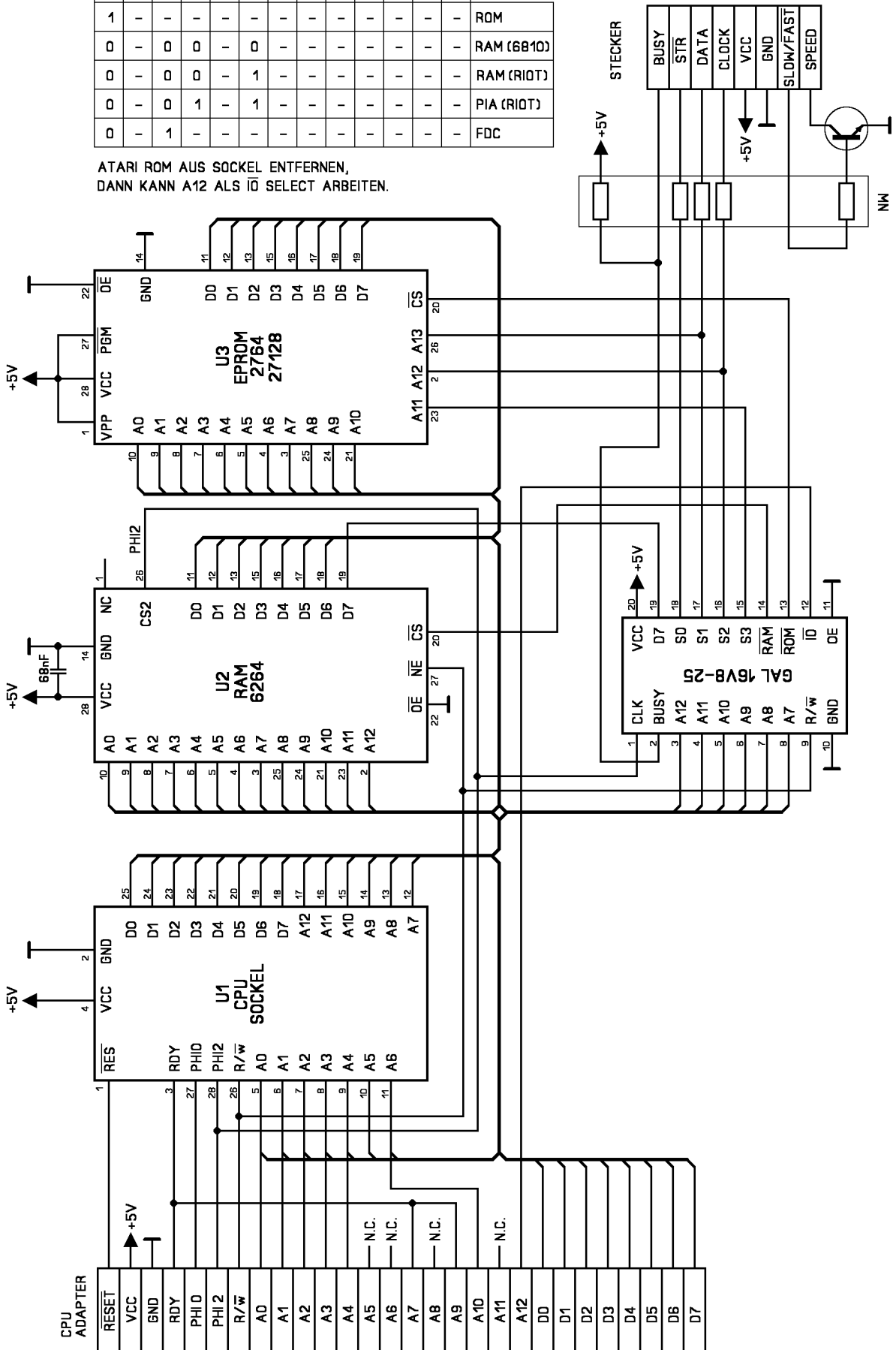
1050 TURBO III

ATARI 1050 DECODING

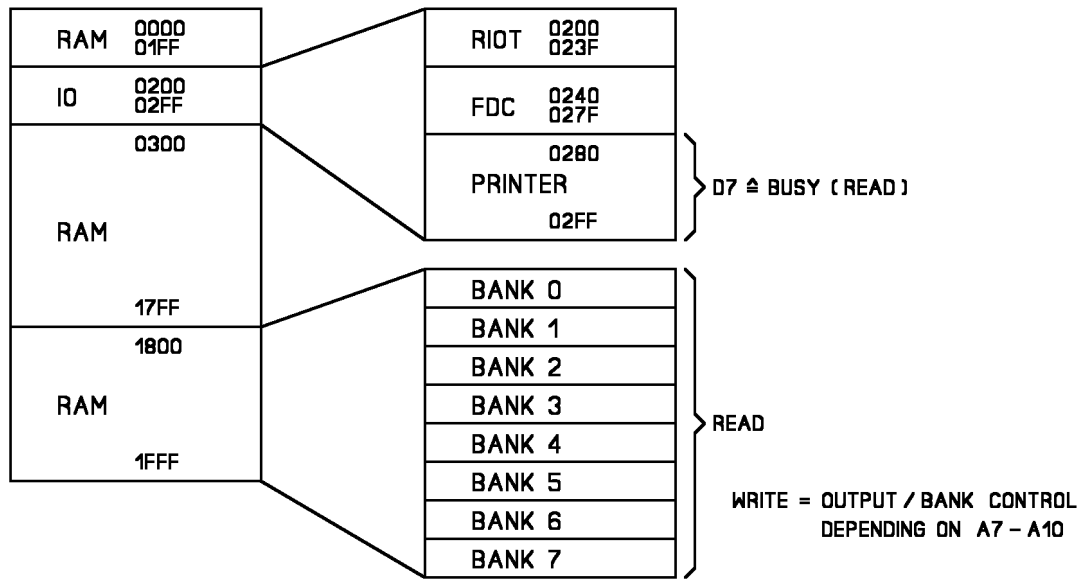
A15	A14	A13	A12	A11	A10	A9	A8	A7	A6	A5	A4	A3	A2	A1	A0	
1	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	ROM
0	-	0	0	-	-	0	-	-	-	-	-	-	-	-	-	RAM (6810)
0	-	0	0	-	-	1	-	-	-	-	-	-	-	-	-	RAM (RIOT)
0	-	0	1	-	-	1	-	-	-	-	-	-	-	-	-	PIA (RIOT)
0	-	1	-	-	-	-	-	-	-	-	-	-	-	-	-	FDC

ATARI ROM AUS SOCKEL ENTFERNEN,
DANN KANN A12 ALS IO SELECT ARBEITEN.

ACHTUNG: 15 ns ADDRESS HOLD AFTER ϕ 2 TRAIL ENDE ?



1050 TURBO III



STATE MACHINE	A12	A11	A10	A9	A8	A7	ADR
10	1	1	0	0	0	0	1 8 0 0
11	1	1	0	0	0	1	1 8 8 0
12	1	1	0	0	1	0	1 9 0 0
13	1	1	0	0	1	1	1 9 8 0
14	1	1	0	1	0	0	1 A 0 0
15	1	1	0	1	0	1	1 A 8 0
16	1	1	0	1	1	0	1 B 0 0
17	1	1	0	1	1	1	1 B 8 0
18	1	1	1	0	0	0	1 C 0 0
19	1	1	1	0	0	1	1 C 8 0
110	1	1	1	0	1	0	1 D 0 0
111	1	1	1	0	1	1	1 D 8 0
112	1	1	1	1	0	0	1 E 0 0
113	1	1	1	1	0	1	1 E 8 0
114	1	1	1	1	1	0	1 F 0 0
115	1	1	1	1	1	1	1 F 8 0

STATES	S3	S2	S1	S0	OUTPUTS
S0	0	0	0	0	BANK 0, PRE 0
S1	1	0	0	0	BANK 1,
S2	0	1	0	0	BANK 2, CLK 0
S3	1	1	0	0	BANK 3,
S4	0	0	1	0	BANK 4, PRE 1
S5	1	0	1	0	BANK 5,
S6	0	1	1	0	BANK 6, CLK 1
S7	1	1	1	0	BANK 7,
S8	0	0	0	1	BANK 8, STROBE

ACHTUNG: UBERTRAGUNGSRoutine ZUM DRUCKER MUSS IM RAM STEHEN.

ADR = [X,X,X,A12, ..., A7,X,X,X]
 IRAM =
 IROM =
 IIO =
 ENABLE (D7) = (ADR == fh 0280);
 D7 = BUSY;